

# Modellbasierte Entwicklung am Beispiel von AutoFocus

Modellbildung in der Entwicklung  
 Prof. Dr. Dr. h.c. Manfred Broy  
 Gemeinsam mit Dr. Bernhard Schätz  
 Fakultät für Informatik, TU München  
 SS 2007

TUM  
 TECHNISCHE UNIVERSITÄT MÜNCHEN

Fakultät für Informatik  
 Lehrstuhl IV: Software & Systems Engineering

1

# Inhalte

Vorlesungsinhalte:

1. Modellbegriff
2. Grundlagen
3. Anwendung
4. Modellgetriebene Entwicklung
  1. Systemmodell
  2. Sichten
  3. Qualitätssicherung
5. Qualitätsmodelle
6. Domänenspezifische Sprachen

TUM  
 TECHNISCHE UNIVERSITÄT MÜNCHEN

Fakultät für Informatik  
 Lehrstuhl IV: Software & Systems Engineering

2

# Systemmodell: Komponente und Schnittstelle

Komponente:  
 Verhaltenskapsel

Schnittstelle:  
 Nachrichtenfluss  
 - Richtung  
 - Nachrichtentyp

The diagram shows a component named 'Facility' with a copyright symbol. It has two provided interfaces: 'ButtonA:Signal' and 'ButtonB:Signal'. It also has four required interfaces: 'TrafLights:TrafColor', 'PedLights:PedColor', 'IndicatorA:IndSig', and 'IndicatorB:IndSig'.

TUM  
 TECHNISCHE UNIVERSITÄT MÜNCHEN

Fakultät für Informatik  
 Lehrstuhl IV: Software & Systems Engineering

3

# Systemmodell: Ablauf

Ablauf: Vollständige Signalgeschichte

- Alle Ports
- Alle Zeitschritte

The sequence diagram shows the interaction between 'Facility' and its external components over time. The components are ButtonB, ButtonA, TrafLights, PedLights, IndicatA, and IndicatB. The diagram is divided into three time intervals: t-1, t-2, and t-3.

Time Step	ButtonB	ButtonA	TrafLights	PedLights	IndicatA	IndicatB
t-1	Pr	-	-	-	-	-
t-2	-	-	Green	Stop	On	On
t-3	Pr	-	-	-	-	-

TUM  
 TECHNISCHE UNIVERSITÄT MÜNCHEN

Fakultät für Informatik  
 Lehrstuhl IV: Software & Systems Engineering

4

### Systemmodell: Zustand

State	Green	Green	Green
T	-1	10	9
Req	Present	-	-
TL	-	Green	-
PL	-	Stop	-
Ind	-	On	-

Zustand: Beobachtung zwischen zwei Übergängen

- Ports: aktuelle Nachrichten
- Variablen: aktuelle Werte

TUM TECHNISCHE UNIVERSITÄT MÜNCHEN  
Fakultät für Informatik  
Lehrstuhl IV: Software & Systems Engineering

### Systemmodell: Berechnungsschritt

State	Green	Green	Green
T	-1	10	9
Req	Present	-	-
TL	-	Green	-
PL	-	Stop	-
Ind	-	On	-

	Pre-State				Post-State					
State	T	Req	TL	PL	Ind	T	Req	TL	PL	Ind
Green	-1	Present	Green	Stop	On	TGreen	Green	Green	Green	Green

Berechnungsschritt: Lesen Vorzustand/Schreiben Nachzustand

- Vorzustand: Kontrollzustand, Datenzustand, Eingabe
- Nachzustand: Ausgabe, Datenzustand, Kontrollzustand

TUM TECHNISCHE UNIVERSITÄT MÜNCHEN  
Fakultät für Informatik  
Lehrstuhl IV: Software & Systems Engineering

### Systemmodell: Datenfluss

Funktionsblockdiagramm: Datenflussorientierte Verhaltensbeschreibung

- Signal: Eingabe (z.B. BA), Ausgabe (z.B., Req), interne Signale (z.B. e, f)
- Funktion: Signal-Berechnung
- Datenfluss: Schrittweise Berechnung aller Signale

TUM TECHNISCHE UNIVERSITÄT MÜNCHEN  
Fakultät für Informatik  
Lehrstuhl IV: Software & Systems Engineering

### Systemmodell: Berechnungsfluss

BA	Present				
b	Present				
e		True			
g	Present				
i			True		
Req				True	Present

Berechnungsfluss: Rundenweise Berechnung Ausgabe zu Eingabe

- Rundenstart: Lesen Eingabe Berechnung
- Zwischenschritte: Iterative Bestimmung Zwischenberechnungen
- Rundenende: Schreiben Ausgabe Berechnung

TUM TECHNISCHE UNIVERSITÄT MÜNCHEN  
Fakultät für Informatik  
Lehrstuhl IV: Software & Systems Engineering

### Systemmodell: Hierarchie

Hierarchische Systeme: Innensicht von Komponenten

- Unterkomponenten
- Interne Kanäle
- Schnittstellen

Fakultät für Informatik  
Lehrstuhl IV: Software & Systems Engineering

### Systemmodell: Komposition

Hierarchische Systeme: Komposition mittels Kommunikation

Fakultät für Informatik  
Lehrstuhl IV: Software & Systems Engineering

### Systemmodell: Verfeinerung

Hierarchische System: Verfeinerung durch interne Kommunikation

Fakultät für Informatik  
Lehrstuhl IV: Software & Systems Engineering

### Systemmodell: Integration

Integration aller Sichten und Beschreibungstechniken im Systemmodell erlaubt

- Vergleich von Sichten
- Transformation zwischen Sichten

Fakultät für Informatik  
Lehrstuhl IV: Software & Systems Engineering

## Sichten im Entwicklungsprozess

- Nutzungssicht: Funktionsarchitektur**
  - Szenarien (Reaktive Funktionen)
  - Datenflüsse (Steuerungsfunktionen)
- Logische Sicht: Anwendungsarchitektur**
  - Komponentenstrukturen
  - Zustandsmaschinen
  - Datenflüsse
- Realisierungssicht: SW/HW-Implementierungsarchitektur**
  - Softwarestrukturen
  - Hardwarestrukturen

Fakultät für Informatik  
Lehrstuhl IV: Software & Systems Engineering

## Nutzungssicht: Reaktive Funktionen

- Ziel: Strukturierte Beschreibung der reaktiven Funktionalität aus Systemnutzungssicht**
- Konzepte: Ein-/Ausgabesignale, Funktionshierarchie**
- Notationen: Datenbeschreibungen, Schnittstellenbeschreibung, Szenarienbeschreibungen**

Fakultät für Informatik  
Lehrstuhl IV: Software & Systems Engineering

## Nutzungssicht: Steuerungsfunktionen

- Ziel: Strukturierte Beschreibung der Steuerungsfunktionalität aus Systemnutzungssicht**
- Konzepte: Ein-/Ausgabesignal, Funktionshierarchie**
- Notationen: Datenbeschreibungen, Schnittstellenbeschreibungen, Datenflussbeschreibungen**

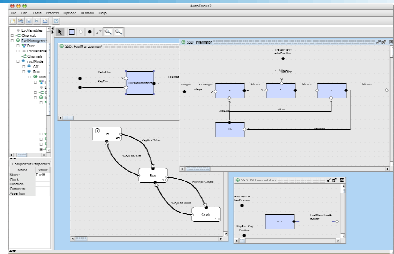
Fakultät für Informatik  
Lehrstuhl IV: Software & Systems Engineering

## Logische Sicht: Reaktive Systeme

- Ziel: Strukturierte Beschreibung der logischen Struktur und des Verhaltens von reaktiven Systemen**
- Konzepte: Komponentenhierarchie, Ein-/Ausgabereignis, Zustand**
- Notationen: Datenbeschreibungen, Komponentenbeschreibungen, Zustandsmaschinenbeschreibungen**

Fakultät für Informatik  
Lehrstuhl IV: Software & Systems Engineering

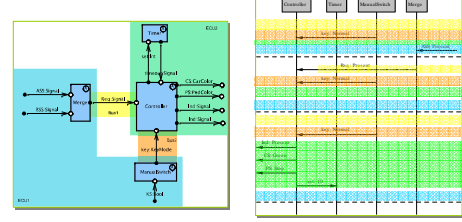
## Logische Sicht: Steuerungssysteme



- Ziel: Strukturierte Beschreibung der logischen Struktur und des Verhaltens von Steuerungssystemen
- Konzepte: Datenflusshierarchie, Ein-/Ausgabesignal, Modus
- Notationen: Datenbeschreibungen, Datenflussbeschreibungen, Modusbeschreibungen

Fakultät für Informatik  
Lehrstuhl IV: Software & Systems Engineering

## Technische Sicht



- Ziel: Strukturierte Beschreibung der technischen Realisierung des System
- Konzepte: Prozess, Nachricht, Steuergerät, Kommunikationskanal
- Notationen: SW-Beschreibungen, HW-Beschreibungen, Allokations-/Schedulingsbeschreibungen

Fakultät für Informatik  
Lehrstuhl IV: Software & Systems Engineering

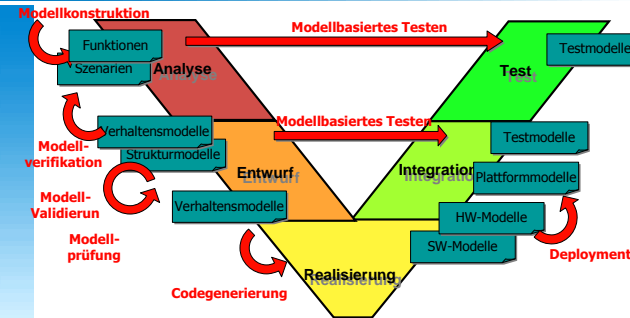
## Modellbasierung und Qualitätssicherung

Modellbasierung verbessert die Produktqualität durch

- Aufgabenorientierte Darstellung von Systemperspektiven
  - Zielgerichtete Abbildung von Anwender-/Entwicklerwissen
  - Gezielte Vorgaben für Abfolge von Entwicklungsprodukten
- Abstrahierte Sichten des Gesamtsystems
  - Verständliche/überprüfbare Darstellung Gesamt/Teilsystem
  - Konstruktive Vermeidung von fehlerhaften Produkten
- Umfassende Integration und Werkzeugtechnische Unterstützung
  - Sichtenkonsistenz und Sicherung von Systemeigenschaften
  - Weiterverwendung/Transformation von Produkten inkl. Codegenerierung

Fakultät für Informatik  
Lehrstuhl IV: Software & Systems Engineering

## Beispiel: Modelle und QS-Techniken



Prozessintegrierte Qualitätsmaßnahmen durch definierte Produkte und konstruktive/analytische Verfahren

Fakultät für Informatik  
Lehrstuhl IV: Software & Systems Engineering

## Modellkonstruktion

**Strukturierung**      **Klassifizierung**      **Formalisierung**

Modellkonstruktion: Konstruktive Qualitätssicherung

- Hohe Effektivität (vgl. Pretschner et al. (2005))
- Schritte: Strukturierung, Klassifizierung, Formalisierung
- Aspekte: Präzisierung
  - Sicherung Eindeutigkeit
  - Entdeckung Unvollständigkeit
  - Sicherung Prüfbarkeit

TUM TECHNISCHE UNIVERSITÄT MÜNCHEN  
Fakultät für Informatik  
Lehrstuhl IV: Software & Systems Engineering

## Modellprüfung

**Definition**      **Prüfung**

Modellprüfung: Analytische Qualitätssicherung

- Schritte: Richtliniendefinition, -prüfung (Review/Inspektion)
- Aspekte: „Gute Modellierung“
  - Vermeidung von Modellierungsfehlern
  - Lesbarkeit, Wartbarkeit
- Grady: 50-75% der Designfehler durch Modell-Reviews entdeckt

TUM TECHNISCHE UNIVERSITÄT MÜNCHEN  
Fakultät für Informatik  
Lehrstuhl IV: Software & Systems Engineering

## Modellprüfung: Prüfungsaspekte

- Beispiele Prüfungsaspekte
  - Vermeidung von Problemen bestimmter Modellierungssprachen (12 o'clock-Semantik in Stateflow)
  - Eingrenzung der Modellierungssprache für bestimmte Zwecke (Code-Generierung, sicherheitskritische Anwendungen)
  - Unternehmenstandards zur leichteren Lesbarkeit (Farben, Annotationen)
- Beispiele für Richtlinien
  - Scott W. Ambler: The Elements of UML 2.0 Style
  - MAAB-Richtlinie für Matlab/Simulink (Automotive)
  - MISRA für Matlab/Simulink (sicherheitskritisch, Vorversion verfügbar)
  - ESA/ESTEC-Richtlinien für VHDL

TUM TECHNISCHE UNIVERSITÄT MÜNCHEN  
Fakultät für Informatik  
Lehrstuhl IV: Software & Systems Engineering

## Modellprüfung: Metriken

- Analog zu Code-Metriken
- Komplexitätsmetriken
  - Zahl der Schnittstellen zu anderen Komponenten
  - Zahl der Pfade durch Statechart
  - Zahl der Zustände
- Obergrenzen, Voraussage fehleranfälliger Teile
- Praktisch nur bedingt von Nutzen (Begründung oft schwierig)
- Siehe auch
  - Objekt-orientierte Metriken von Chidamber und Kemerer
  - Wagner und Jürjens (2005)

TUM TECHNISCHE UNIVERSITÄT MÜNCHEN  
Fakultät für Informatik  
Lehrstuhl IV: Software & Systems Engineering

## Modellvalidierung

The diagram shows a flow from a text-based specification on the left to a state machine model in the center. A red arrow labeled 'Formalisierung' points from the text to the model. A red circular arrow labeled 'Validierung' points from the model back to itself, indicating a feedback loop.

**Formalisierung** **Validierung**

Modellvalidierung: Analytische Qualitätssicherung

- Schritte: Modellkonstruktion, Modellsimulation, Ablaufgenerierung
- Aspekte: Validierung Angemessenheit
  - Ausführbare Spezifikation (Blackbox-/Glassboxsimulation)
  - Prototypenkonstruktion (In-the-Loop-Simulation)

TUM TECHNISCHE UNIVERSITÄT MÜNCHEN  
Fakultät für Informatik  
Lehrstuhl IV: Software & Systems Engineering 25

## Modelltest

The diagram shows a flow from a state machine model on the left to a more complex model on the right. A red arrow labeled 'Definition/Integration' points from the first model to the second. A red circular arrow labeled 'Verifikation' points from the second model back to itself, indicating a feedback loop.

**Definition/Integration** **Verifikation**

Modelltest: Analytische Qualitätssicherung

- Schritte: Modellkonstruktion, Modellverifikation
- Aspekte: Frühe Qualitätssicherung
  - Konsistenz deskriptive/konstruktive Modelle
  - Modellsimulation

TUM TECHNISCHE UNIVERSITÄT MÜNCHEN  
Fakultät für Informatik  
Lehrstuhl IV: Software & Systems Engineering 26

## Modellbasiertes Testen

The diagram shows a three-step process: 1. A text-based specification on the left. 2. A state machine model in the center. 3. A test case table on the right. Red arrows labeled 'Modellierung', 'Generierung', and 'Instantiierung' connect the steps in sequence.

**Modellierung** **Generierung** **Instantiierung**

Modellbasiertes Testen: Analytische Qualitätssicherung

- Schritte: Modellbildung, Testfallgenerierung, Testfallinstantiierung
- Aspekte: Ableitung von Modellausführungen
  - Analysephase: Validierung Spezifikationsadäquanz
  - Testphase: Konformanz Spezifikation/Realisierung

TUM TECHNISCHE UNIVERSITÄT MÜNCHEN  
Fakultät für Informatik  
Lehrstuhl IV: Software & Systems Engineering 27

## Codegenerierung/Deployment

The diagram shows a flow from a state machine model on the left to a code editor window on the right. A red arrow labeled 'Generierung' points from the model to the code.

**Generierung**


Codegenerierung/Deployment: Konstruktive Qualitätssicherung

- Schritte: Modellkonstruktion, Implementierungsgenerierung
- Aspekte: Automatisierung Implementierung
  - Wiederverwendbarkeit
  - Konstruktive Korrektheit (Zertifizierte Codegenerierung)

TUM TECHNISCHE UNIVERSITÄT MÜNCHEN  
Fakultät für Informatik  
Lehrstuhl IV: Software & Systems Engineering 28


## Bewertung modellbasiertes Testen

- Vorteile
  - Effektiv, findet teilweise andere Fehler als manuelle Tests
  - Automatische Generierung großer Testsuiten
  - Schnelle Neugenerierung bei Änderungen an Spezifikation und Modell
  - Explizite Modellierung schärft die Spezifikation
- Nachteile
  - Modellierung aufwändig
  - Es kann nur getestet werden, was modelliert wurde
  - Auswahl der Testfälle: Was ist ein sinnvolles Vorgehen zur Generierung?


Fakultät für Informatik  
Lehrstuhl IV: Software & Systems Engineering
29


## Literatur

- Broy, Jonsson, Katoen, Leucker, Pretschner: Model-Based Testing of Reactive Systems. LNCS 3472, Springer-Verlag, 2005.
- Clarke, Grumberg, Peled. *Model Checking*. MIT Press, 2000.
- Pretschner, Prenninger, Wagner, Kühnel, Baumgartner, Sostawa, Zölich, Stauner: One Evaluation of Model-Based Testing and its Automation. Proc. 27th International Conference on Software Engineering (ICSE'05). ACM Press, 2005.
- Wagner, Jürjens: Model-Based Identification of Fault-Prone Components. Proc. 5th European Conference on Dependable Computing (EDCC-5). LNCS 3463, Springer-Verlag, 2005.
- Scott W. Ambler. *The Elements of UML 2.0 Style*. Cambridge University Press, 2005.
- MathWorks Automotive Advisory Board. *Controller Style Guidelines For Production Intent Using Matlab, Simulink and Stateflow*, 2001.
- Ghosh, France, Braganza, Kawane. Test Adequacy Assessment for UML Design Model Testing. Proc. 14th International Symposium on Software Reliability Engineering (ISSRE'03). IEEE CS Press, 2003.


Fakultät für Informatik  
Lehrstuhl IV: Software & Systems Engineering
30

## Literatur II

- Nipkow, Paulson, Wenzel. Isabelle/HOL. A Proof Assistant for Higher-Order Logic. LNCS 2283, Springer-Verlag, 2005.
- Musa. *Software Reliability Engineering*. 2nd ed., AuthorHouse, 2004.
- Wagner. A Model and Sensitivity Analysis of the Quality Economics of Defect-Detection Techniques. Proc. International Symposium on Software Testing and Analysis (ISSTA'06). ACM Press, 2006.


Fakultät für Informatik  
Lehrstuhl IV: Software & Systems Engineering
31